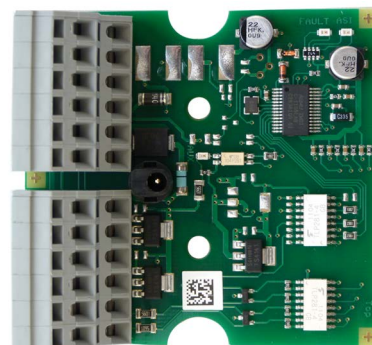


ASi OEM-Modul

ASi Spezifikation 3

AB Adresse (bis zu 62 AB Adressen)

Ein- und Ausgänge aus ext. 24V versorgt



Das ASi 4E/3A-Modul erfüllt die Anforderungen der ASi Spezifikation 3 und ist die Platinenlösung für einen ASi Teilnehmer mit 4 Eingängen und 3 Ausgängen.

Die Ein- und Ausgänge werden aus separaten 24V versorgt. Sie sind kurzschluss- und überlastfest und können jeweils mit bis zu

500mA (Ausgänge) belastet werden. Eine Watchdog-Funktion, die die Ausgänge stromlos schaltet, wenn auf der ASi Leitung keine Kommunikation stattfindet, ist integriert. Anschluss über Federzugklemmen.

Artikel Nr.	BW2128
Anschluss	
Anschluss	Federzugklemmen
Länge Anschlusskabel	E/A: max. 15 m
ASi	
Profil	S-7.A.E
Spannung	20 ... 30V DC
Betriebsspannung	über ASi
Betriebsstrom	≤ 70mA
Ruhestromaufnahme (Eingänge = 0, Ausgänge = 0)	≤ 20mA
Eingang	
Anzahl	4 (elektronisch)
Ausgang	
Anzahl	3 (elektronisch)
Belastbarkeit	500mA pro Ausgang aus 24V Versorgung
Anzeige	
LED ASi (grün)	LED an: Spannung an den ASi Klemmen liegt an LED blinkt: Fehler, z.B. ASi Teilnehmer auf Adresse 0 (Auslieferungszustand) oder Peripheriefehler
LED FLT/FAULT (rot)	LED an: ASi Kommunikationsfehler LED blinkt: ASi Peripheriefehler, z.B. keine 24V oder Kurzschluss an einem Ausgang, Sicherung
LED AUX (grün)	LED an: 24V vorhanden LED aus: keine 24V
Umwelt	
Angewandte Normen	EN 61 000-6-2 EN 61 000-6-4
Betriebsstemperatur	-25°C ... +70°C
Lagertemperatur	-40°C ... +70°C
Schutzart nach DIN EN 60 529	IP00
Zulässige Schock- und Schwingbeanspruchung	≤ 15 g, T ≤ 11 ms 10 ... 55 Hz, 0,5 mm Amplitude
Maße (B / H / T in mm)	68 / 70 / 32
Gewicht	40 g

Klemmenbelegung																																																																																																											
<table border="1"> <tr><td>1</td><td>3</td><td>5</td><td>7</td><td>9</td><td>11</td></tr> <tr><td>2</td><td>4</td><td>6</td><td>8</td><td>10</td><td>12</td></tr> <tr><td colspan="6"></td></tr> <tr><td colspan="6">Terminal A</td></tr> </table>	1	3	5	7	9	11	2	4	6	8	10	12							Terminal A						<table border="1"> <tr><td>13</td><td>15</td><td>17</td><td>19</td><td>21</td><td>23</td></tr> <tr><td>14</td><td>16</td><td>18</td><td>20</td><td>22</td><td>24</td></tr> <tr><td colspan="6"></td></tr> <tr><td colspan="6">Terminal B</td></tr> </table>	13	15	17	19	21	23	14	16	18	20	22	24							Terminal B						<table border="1"> <tr><th>Anschluss</th><th>Terminal A</th><th>Anschluss</th><th>Terminal B</th></tr> <tr><td>1</td><td>+ 24 V</td><td>13</td><td>+ 24 V_{ext in}</td></tr> <tr><td>2</td><td>I1</td><td>14</td><td>+ 24 V_{ext in}</td></tr> <tr><td>3</td><td>+ 24 V</td><td>15</td><td>0 V_{ext in}</td></tr> <tr><td>4</td><td>I2</td><td>16</td><td>0 V_{ext in}</td></tr> <tr><td>5</td><td>0 V_{ext out}</td><td>17</td><td>ASi +</td></tr> <tr><td>6</td><td>O1</td><td>18</td><td>ASi +</td></tr> <tr><td>7</td><td>0 V_{ext out}</td><td>19</td><td>ASi -</td></tr> <tr><td>8</td><td>O2</td><td>20</td><td>ASi -</td></tr> <tr><td>9</td><td>0 V_{ext out}</td><td>21</td><td>+ 24 V</td></tr> <tr><td>10</td><td>O3</td><td>22</td><td>I3</td></tr> <tr><td>11</td><td>n.c.</td><td>23</td><td>+ 24 V</td></tr> <tr><td>12</td><td>n.c.</td><td>24</td><td>I4</td></tr> <tr><td>ADDR</td><td colspan="3">Anschluss für ASi Adressiergerät</td></tr> </table>	Anschluss	Terminal A	Anschluss	Terminal B	1	+ 24 V	13	+ 24 V _{ext in}	2	I1	14	+ 24 V _{ext in}	3	+ 24 V	15	0 V _{ext in}	4	I2	16	0 V _{ext in}	5	0 V _{ext out}	17	ASi +	6	O1	18	ASi +	7	0 V _{ext out}	19	ASi -	8	O2	20	ASi -	9	0 V _{ext out}	21	+ 24 V	10	O3	22	I3	11	n.c.	23	+ 24 V	12	n.c.	24	I4	ADDR	Anschluss für ASi Adressiergerät			
1	3	5	7	9	11																																																																																																						
2	4	6	8	10	12																																																																																																						
Terminal A																																																																																																											
13	15	17	19	21	23																																																																																																						
14	16	18	20	22	24																																																																																																						
Terminal B																																																																																																											
Anschluss	Terminal A	Anschluss	Terminal B																																																																																																								
1	+ 24 V	13	+ 24 V _{ext in}																																																																																																								
2	I1	14	+ 24 V _{ext in}																																																																																																								
3	+ 24 V	15	0 V _{ext in}																																																																																																								
4	I2	16	0 V _{ext in}																																																																																																								
5	0 V _{ext out}	17	ASi +																																																																																																								
6	O1	18	ASi +																																																																																																								
7	0 V _{ext out}	19	ASi -																																																																																																								
8	O2	20	ASi -																																																																																																								
9	0 V _{ext out}	21	+ 24 V																																																																																																								
10	O3	22	I3																																																																																																								
11	n.c.	23	+ 24 V																																																																																																								
12	n.c.	24	I4																																																																																																								
ADDR	Anschluss für ASi Adressiergerät																																																																																																										

Programmierung	Bit Belegung			
	D3	D2	D1	D0
	Eingang			
	I4	I3	I2	I1
	Ausgang			
	-	O3	O2	O1
	Parameterbit			
	P3	P2	P1	P0
	nicht verwendet	0 = Ein/1 = Aus (synchroner E/A-Modus)	0 = Ein/1 = Aus (Daten Eingangsfiler 128 µs)	0 = Aus/1 = Ein (Watchdog)

Programmierhinweise:	
IO-Code	7
ID-Code	A
ID1-Code	7 (default)
ID2-Code	E